



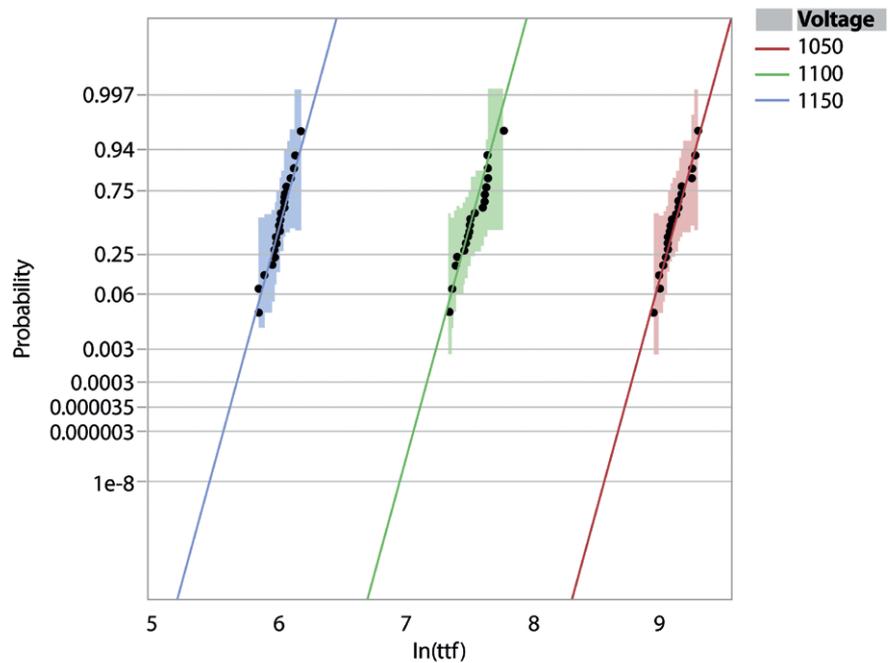
Gate-Bias (HTGB), bevor es als JEDEC- oder AEC-Q101-qualifiziert betrachtet werden kann.

Stark beschleunigte Lebensdauertests (Highly Accelerated Lifetime Testing, HALT) sind eine gut definierte Methode, Komponenten bis zu deren Versagen zu belasten, wobei die Bedingungen manchmal auch außerhalb der Datenblattgrenzen liegen. Dabei werden gleichzeitig Daten über die Zeit bis zum Versagen (Time to Failure, TTF) gesammelt, um daraus geeignete Vorhersagemodelle zur Lebensdauer aufgrund von Verschleiß – auch bekannt als intrinsische Lebensdauer – anwenden zu können.

GaN-FETs sind für hohe Spannungen entwickelte laterale Bauelemente. Zwischen der Gate-Struktur und dem Drain entsteht im Betrieb ein hohes elektrisches Feld, das das Dielektrikum des Isolators über die Zeit bis zum Ausfall verschlechtern kann. Dieser zeitabhängige dielektrische Durchschlag (Time Dependent Dielectric Breakdown, TDDB) des Dielektrikums ist ein primärer Ausfallmodus des Bauelements mit einem gut verstandenen Mechanismus. Um die Lebensdauer des Bauelements einschätzen zu können, sind die Beschleunigungsfaktoren für Spannungs- und Temperaturbelastung zu bestimmen, um daraus dann die intrinsische Lebensdauer unter normalen Nutzungsbedingungen berechnen zu können.

Chargen von Bauteilen mit einer Nennspannung von 650 V wurden hierzu bei Spannungen zwischen 1050 V und 1150 V im ausgeschalteten Zustand in Sperrrichtung belastet, bis die meisten Bauelemente ausgefallen waren. Hieraus errechnet sich eine mittlere Zeit bis zum Versagen unter den diversen Betriebszuständen.

In diesem Stadium muss man ein geeignetes Modell für den Beschleunigungsfaktor für die Spannung  $AF_V$  (Acceleration



**Bild 1:** Im Weibull-Diagramm ist zu sehen, wie die erhöhte Spannungsbelastung die Ausfälle beschleunigt.

Factor Voltage) auswählen. In der Industrie ist es üblich, das Exponentialmodell  $AF_V = e^{-(\alpha \Delta V)}$  zu verwenden. Der Wert von  $\alpha = 0,026$  wurde experimentell aus diesen Daten abgeleitet.  $\Delta V$  ist die Differenz zwischen der erhöhten Spannung für den Test und der tatsächlichen Spannung in der Anwendung.

In ähnlicher Weise werden Teile bei drei verschiedenen Temperaturen bis zum Versagen getestet. Dazu wird ein Arrhenius-Modell angewandt, um die Aktivierungsenergie ( $E_{aa}$ ) von  $-0,3$  eV zu berechnen. Aus der experimentell abgeleiteten Aktivierungsenergie kann dann ein Beschleunigungsfaktor für die Temperatur  $AF_T$  berechnet werden:

$$AF_T = e^{\left[\frac{E_{aa}}{k} \times \left(\frac{1}{T_u} - \frac{1}{T_a}\right)\right]}$$

Dabei sind  $T_u$  und  $T_a$  die Anwendungsbeziehungsweise die zur Beschleunigung erhöhte Temperatur in Kelvin,  $k$  die Boltzmann-Konstante.

Wir haben jetzt sechs Datensätze, also drei verschiedene Spannungen und drei verschiedene Temperaturen, alle unter beschleunigten Testbedingungen gewonnen. Die Zeit bis zum Versagen für jeden Test ist jetzt unter einem einzigen Satz von Einsatzbedingungen normalisiert, die im Allgemeinen aus dem Einsatzprofil der Anwendung abgeleitet werden.

In diesem Fall wählen wir einen extremen Satz von Bedingungen für die Berechnung der Lebensdauer bei 650 V und  $+175$  °C bei 100 % Einschaltdauer. Der Gesamtbeschleunigungsfaktor  $AF_{total}$  ist gleich dem Produkt aus  $AF_T$  und  $AF_V$  für

| Spannung | Ausfälle in ppm | Ausfälle in FIT |
|----------|-----------------|-----------------|
| 520 V    | 5,33            | 0,61            |
| 480 V    | 1,88            | 0,22            |
| 400 V    | 0,24            | 0,03            |

Frühausfälle in Abhängigkeit von Spannung beim Test nach JEDEC JESD74A.

jeden Satz beschleunigter Bedingungen. Die Zeit bis zum Versagen unter Betriebsbedingungen  $TTF_{use}$  ist gleich dem Produkt aus  $AF_{total}$  und der Zeit bis zum Versagen unter Testbedingungen  $TTF_{test}$ .

Die Daten aller Tests lassen sich in einem einzigen Modell kombinieren. Dies ist in *Bild 3* zu sehen und wird als »Use Plot« bezeichnet. Es zeigt die Wahrscheinlichkeit des Versagens in Abhängigkeit von der Zeit bis zum Versagen unter Einsatzbedingungen. Es ist üblich, die Lebensdauer des Geräts so zu definieren, dass die Wahrscheinlichkeit eines Ausfalls 100 ppm beträgt, was in diesem Fall  $10^6$  Stunden, also über 100 Jahre Dauerbetrieb bedeutet.

## ■ Frühausfalltests

Frühausfalltests (Early Life Failure Tests) eignen sich dazu, das Garantierisiko innerhalb einer Anwendung zu berechnen und die Wahrscheinlichkeit eines Ausfalls vor

der normalen Verschleißphase zu prüfen. Ein frühzeitiger Ausfall (Infant Mortality) tritt typischerweise aufgrund von Defekten im Herstellungsprozess auf, die nicht erkannt und aussortiert wurden und die allgemein als »latente Defekte« bezeichnet werden. Im Falle eines GaN-Bauteils können latente Defekte dazu führen, dass sich das elektrisch Feld verzerrt und in Folge zu beschleunigtem Ausfall an der Fehlerstelle führt.

Um einen aussagekräftigen Test zu haben, sollte man versuchen, eine viel größere Stichprobe von Bauelementen zu testen als bei den zuvor beschriebenen HALT-Tests. Dadurch erhöht sich die Wahrscheinlichkeit, einen latenten Defekt zu erkennen. Die verwendeten Methoden sind in der JEDEC-Norm JESD74A [3] niedergelegt.

Um die Qualität des Produktionsprozesses über einen längeren Zeitraum zu beurteilen, wählte Transphorm Stichproben von jeweils etwa 40 Bauteilen nach dem Zufall-

sprinzip aus den Produktionslosen aus, bis über 2200 Muster aus einer mehrmonatigen Produktion zusammengekommen waren. Jedes Muster wurde dann im ausgeschalteten Zustand jeweils 500 Stunden lang bei 800 V und +85 °C beansprucht, was, wenn die Beschleunigungsfaktoren angewendet werden, die einer Beanspruchung jedes Bauteils über 90 Jahre bei einer Arbeitsspannung von 520 V bei 100 Prozent Einschaltdauer entspricht. Bei unserem Test sind keine Teile ausgefallen.

Daraus ließ sich die Zuverlässigkeit der Probe berechnen, wobei JESD74A als Richtlinie verwendet wurde. Ausfälle werden üblicherweise in FITs (Ausfälle pro  $10^9$  Stunden) oder in ppm pro Jahr angegeben. Die Daten in der *Tabelle* zeigen recht niedrige FIT-Raten, was eine potenziell hohe Zuverlässigkeit im Feld vorhersagen würde.

## ■ Feldzuverlässigkeit

Die Feldzuverlässigkeit berechnet Transphorm nach der Branchenpraxis. Dabei werden die Anzahl der ausgelieferten Bauteile berücksichtigt, wie lange sie bereits im Einsatz sind und wie viele von Kunden als Fehler gemeldet wurden. Natürlich werden nicht alle Produkte sofort ausgeliefert oder verwendet. Um einen konservativen Ansatz zu verfolgen, passt das Unternehmen die Anzahl der anzurechnenden Bauteilstunden an, indem es die Gesamtzahl Bauteilstunden im Feld und bisher insgesamt zwei Rücksendungen kann Transphorm eine Feldzuverlässigkeit von unter 1 FIT vorweisen.

GaN-Leistungsbaulemente von Transphorm übertreffen nach eigenem Bekunden die Zuverlässigkeitsanforderungen von Automobil- und Industrie-OEMs. Die detaillierten Tests und Analysen sollen zeigen, dass diese GaN-Baulemente mindestens so zuverlässig sind wie solche aus Silizium oder anderen Materialien mit großer Bandlücke und oft sogar besser als diese. (rh)

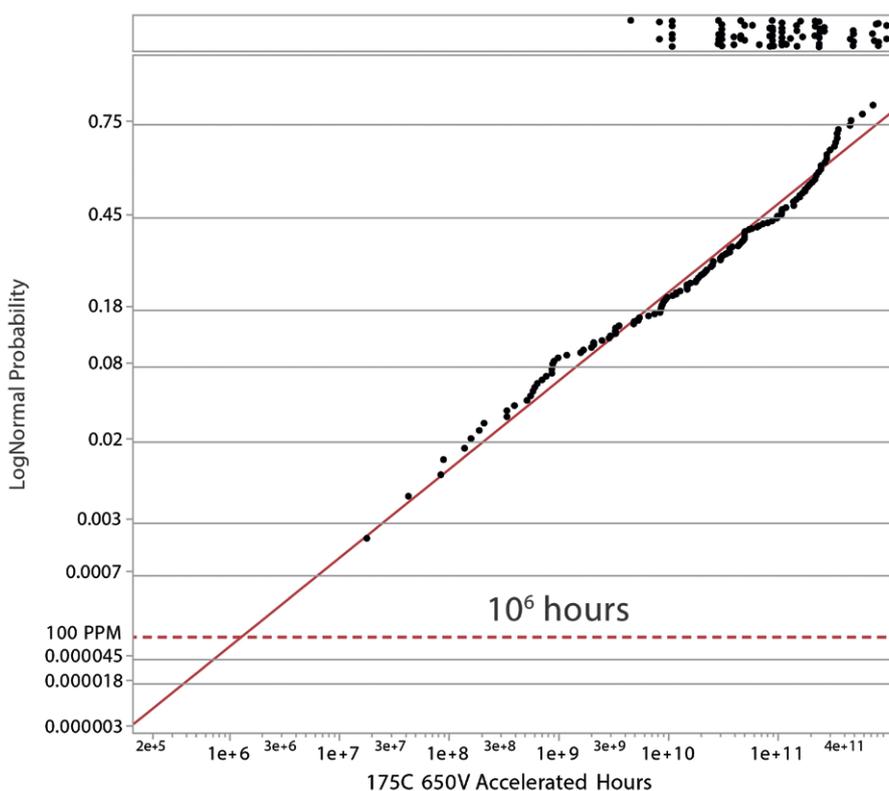


Bild 2: Im sogenannten Use-Plot ist die Ausfallwahrscheinlichkeit über die Betriebszeit aufgetragen.

### REFERENZEN

- [1] Produktseite TP65H035WSQA, <https://tinyurl.com/y4jwboeg>
- [2] GaN-Schalter bei Hy-Line Power Components, [www.hy-line.de/GaN](http://www.hy-line.de/GaN)
- [3] Early Life Failure Rate Calculation Procedure for Semiconductor Components (JEDEC JESD74A), <https://tinyurl.com/y4cv8uzh>